

МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ

ЛЬВІВСЬКИЙ НАЦІОНАЛЬНИЙ УНІВЕРСИТЕТ

ПРИРОДОКОРИСТУВАННЯ

ФАКУЛЬТЕТ МЕХАНІКИ, ЕНЕРГЕТИКИ ТА

ІНФОРМАЦІЙНИХ ТЕХНОЛОГІЙ

КАФЕДРА ІНФОРМАЦІЙНИХ ТЕХНОЛОГІЙ



РОБОЧА ПРОГРАМА НАВЧАЛЬНОЇ ДИСЦИПЛІНИ

СХЕМОТЕХНІКА ТА АРХІТЕКТУРА КОМП'ЮТЕРІВ

спеціальності 122 «Комп'ютерні науки»

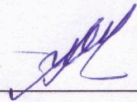
Львів 2023 р.

Робоча програма навчальної дисципліни «*Схемотехніка та архітектура комп'ютерів*» для студентів спеціальності 122 «Комп'ютерні науки» першого (бакалаврського) рівня вищої освіти.

Розробник: к.т.н., в.о. доцента Падюка Р.І.

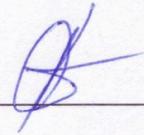
Робочу програму схвалено на засіданні кафедри інформаційних технологій

Протокол від № 1 від 28 серпня 2023 року

Завідувач кафедри інформаційних технологій  (Тригуба А. М.)

Робочу програму схвалено на засіданні методичної комісії факультету механіки, енергетики та інформаційних технологій

Протокол № 1 від 30 серпня 2023 року

Голова методичної комісії факультету  (Ковалишин С. Й.)

1. Опис навчальної дисципліни

Галузь знань, напрям підготовки, освітньо-кваліфікаційний рівень

Освітній ступень: перший (бакалаврський)

Галузь знань 12 – інформаційні технології

(шифр і назва)

Спеціальності 122 – Комп'ютерні науки

(шифр і назва)

Характеристика навчальної дисципліни: Вибіркова

Кількість кредитів 4

Загальна кількість годин – $\frac{12}{0}$

Вид контролю: іспит

Тижневих аудиторних годин для денної форми навчання – 4

Співвідношення кількості годин аудиторних занять до самостійної і індивідуальної роботи становить (%):

для денної форми навчання – 54 %

для заочної форми навчання – 8%

2. Програма навчальної дисципліни

Розділ 1. Основи комп'ютерної схемотехніки

Тема 1. Вступ. Логічні елементи.

1.1 Поняття елементів, вузлів і пристроїв комп'ютерної схемотехніки

1.2 Характеристики логічних елементів

Тема 2. Тригери

2.1 Визначення та призначення тригерів

2.2 Класифікація тригерів

2.3 Таблиця переходів і логічні рівняння RS-тригер

2.4 Тригери типу JK

2.5 Таблиця переходів і логічне рівняння D-тригера

Тема 3. Регістри

3.1 Загальна характеристика регістрів

3.2 Установлювальні мікрооперації. Однофазний і парафазний спосіб записування інформації

3.3 Записування інформації від двох джерел

3.4 Зчитування інформації

Тема 4. Дешифратори

4.1 Загальна характеристика дешифраторів

4.2 Лінійні дешифратори на два входи і чотири виходи

4.3 Пірамідальні дешифратори

Тема 5. Мультиплектори і демультиплектори

5.1 Загальна характеристика мультиплекторів

5.2 Каскадування мультиплекторів

5.3 Реалізація логічних функцій мультиплексорами

Тема 6. Суматори.

6.1 Загальна характеристика суматорів

6.2 Однорозрядні суматори

6.3 Послідовний багаторозрядний суматор

6.4 Паралельні багаторозрядні суматори

Тема 7. Лічильники.

7.1 Загальна характеристика лічильників

7.2 Двійкові підсумовуючі та віднімальні лічильники

7.3 Двійкові реверсивні лічильники

7.4 Двійково-десяткові лічильники

7.5 Лічильники з одиничним кодуванням

Розділ 2. Архітектура комп'ютерів.

Тема 8. Класифікація комп'ютерів.

8.1 Технологічні і економічні аспекти розвитку

8.2 Класифікація ПК.

8.3 Характеристики ПК.

Тема 9. Загальні принципи архітектури комп'ютерів

9.1. Принципи побудови комп'ютера. Архітектура фон Неймана

9.2. Принцип роботи машини фон Неймана

9.3. Архітектура і структура ПК

9.4. Будова комп'ютера

9.5. Отримання інформації про параметри ПК

Тема 10. Базова система введення/виведення інформації BIOS.

10.1. Загальні поняття

10.2. Виробники

10.3. Типи інтерфейсів

10.4. Основні налаштування

10.5. Технології BIOS

Тема 11. Материнська плата ПК

11.1. Основні поняття

11.2. Параметри материнської плати

11.3. Компоненти материнської плати

11.4. Огляд виробників материнських плат

11.5. Несправності в роботі материнської плати

Тема 12. Мікропроцесор ПК

12.1. Функції мікропроцесорів

12.2. Класифікація мікропроцесорів

12.3. Архітектура мікропроцесорів

12.4. Параметри мікропроцесорів

12.5. Технології підвищення продуктивності мікропроцесорів

Тема 13. Пам'ять персонального комп'ютера

13.1. Класифікація пам'яті

- 13.2. Форм-фактор модулів пам'яті
 13.3. Оперативна пам'ять
 13.4. Утиліти для тестування оперативної пам'яті

Тема 14. Блок живлення ПК

- 14.1 Система енергоживлення ПК
 14.2 Електричні параметри та характеристики блоків живлення
 14.3 Неелектричні параметри та характеристики блоків живлення
 14.4 Будова блоків живлення форм-фактору АТХ

3. Структура навчальної дисципліни

Назви тем	Кількість годин											
	денна форма						заочна форма					
	усього	у тому числі					усього	у тому числі				
		л	п	лаб.	інд.	с. р.		л	п	лаб.	інд.	с. р.
1	2	3	4	5	6	7	8	9	10	11	12	13
Рік підготовки 2 Семестр 3						Рік підготовки 2 Семестр 3						
Розділ 1. Основи комп'ютерної схемотехніки												
Тема 1.	6	1	2	–	–	3	6	1	–	–	–	5
Тема 2.	7	1	2	–	–	4	7	1	–	–	–	6
Тема 3.	6	1	2	–	–	3	6	1	–	–	–	5
Тема 4.	6	1	2	–	–	3	6	–	–	–	–	6
Тема 5.	6	1	2	–	–	3	6	–	–	–	–	6
Тема 6.	7	1	2	–	–	4	7	1	–	–	–	6
Тема 7.	7	1	2	–	–	4	7	–	–	–	–	7
Разом за розділ 1	45	7	14	–	–	24	45	4	–	–	–	41
Розділ 2. Архітектура комп'ютерів												
Тема 8.	7	1	2	–	–	4	7	1	–	–	–	6
Тема 9.	7	1	2	–	–	4	7	1	–	–	–	6
Тема 10.	6	1	2	–	–	3	6	–	–	–	–	6
Тема 11.	6	1	2	–	–	3	6	1	–	–	–	5
Тема 12.	6	1	2	–	–	3	6	1	–	–	–	5
Тема 13.	6	1	2	–	–	3	6	1	–	–	–	5
Тема 14.	7	1	2	–	–	4	7	–	–	–	–	7
Всього	45	7	14	–	–	24	45					40
Іспит	30	–	–	–	–	30	30	–	–	–	–	30
Разом за розділ 2	75	7	14	–	–	54	75	5	–	–	–	70
Усього годин	120	14	28	–	–	78	120	9	–	–	–	111

4. Теми практичних занять

№ з/п	Назва теми	Кількість, год.
1	Дослідження цифрових комбінаційних пристроїв з двійковими вхідними кодами	2
2	Дослідження шифраторів і дешифраторів	2
3	Дослідження мультиплексорів і демультимплексорів	2

4	Моделювання роботи арифметичних суматорів	2
5	Дослідження суматорів	2
6	Дослідження лічильників імпульсів	2
7	Дослідження тригерів	2
8	Вивчення будови системного блоку ПК	2
9	Визначення технічних параметрів материнської плати	2
10	Вивчення технічних характеристик модулів оперативної пам'яті	2
11	Вивчення структури та принципів налаштування BIOS та UEFI	2
12	Вивчення будови та технічних характеристик жорстких дисків	2
13	Вивчення будови та визначення технічних параметрів блока живлення персонального комп'ютера та його діагностика	2
14	Вивчення основних характеристик портативних комп'ютерів	2

5. Теми винесені на самостійне вивчення

№ з/п	Назва теми
1	Синтез RS-тригера та RS-тригера з інверсними входами.
2	R-, S- та E-тригери, принципи побудови та функціонування.
3	Представлення станів переходів тригерів за допомогою графів.
4	Організація міжрозрядних зв'язків регістрів.
5	Способи побудови міжрозрядних ланцюгів переносу в лічильниках (послідовний, паралельний, наскрізний та груповий).
6	Лічильник Джозефсона.
7	Тригер Шмітта.
8	Правила використання мікросхем комплементарної МДП логіки.
9	Прямий доступ до пам'яті. Призначення і функції чіпсету в мікро-процесорній системі.
10	Ієрархічна побудова запам'ятовувальних пристроїв сучасних ЕОМ.
11	Архітектура 32-розрядного мікропроцесора.
12	Модель мультипроцесора з поділюваною пам'яттю (shared-memory multiprocessor model).
13	Мікропроцесори с RISC-архітектурою.
14	Основні концепції технології віртуалізації

6. Індивідуальні завдання

7. Методи навчання

1. Словесні методи (лекція, пояснення)

2. Наочні методи (презентація, навчальний фільм «Комп'ютерний інжиніринг», «Автоматизовані системи проектування бізнес-процесів», навчальні стенди: «Концептуальна модель інформаційного інжинірингу підприємства», «Основні етапи інформаційного інжинірингу» тощо,

3. Практичні методи: практичні роботи, реферати.

8. Методи контролю:

1. Усне опитування: фронтальне, індивідуальне.

2. Письмова аудиторна та позааудиторна перевірка: рішення задач із прийняття управлінських рішень у проектах, контрольні роботи.

3. Практична перевірка: виконання практичних робіт, рішення ситуаційних завдань.

4. Стандартизований контроль: тести.

Види контролю: Поточний контроль, проміжна та семестрова атестація

9. Розподіл балів, які отримують студенти

Поточне тестування та самостійна робота (разом 50балів)														Підсумковий тест (екзамен)	Сума
розділ 1							розділ 2								
T1	T2	T3	T4	T5	T6	T7	T8	T9	T10	T11	T12	T13	T14	50 балів	100
3	3	3	4	4	4	4	4	4	4	4	3	3	3		

T1, T2 ... T14 – теми

10. Очікувані результати навчання

ЗК2. Здатність застосовувати знання у практичних ситуаціях.

СК7. Здатність застосовувати теоретичні та практичні основи методології та технології моделювання для дослідження характеристик і поведінки складних об'єктів і систем, проводити обчислювальні експерименти з обробкою й аналізом результатів.

СК12. Здатність забезпечити організацію обчислювальних процесів в інформаційних системах різного призначення з урахуванням архітектури, конфігурування, показників ефективності функціонування операційних систем і системного програмного забезпечення.

10. Методичне забезпечення

Підручник, навчальний посібник; методичні рекомендації до практичних занять; текстові та електронні варіанти тестів для поточного і підсумкового контролю, методичні матеріали для організації самостійної роботи студентів.

11. Рекомендована література

Базова

- Архітектура комп'ютерів. Особливості використання комп'ютерів в ІС : навчальний посібник / С. В. Кавун, І. В. Сорбат. – Харків : Вид. ХНЕУ, 2010. – 256 с.
- Комп'ютерна схемотехніка та архітектура комп'ютерів : навч.-метод.посібник / Задерейко О.В., Логінова Н. І., Трофименко О.Г.,Троянський О. В., Гура В. І. Одеса : Фенікс, 2020. 109 с.

3. Мікропроцесорна техніка : підручник / Ю.І. Якименко, Т.О. Терещенко та інш., за ред. Т. О. Терещенко. – К. : Вида. "Політехнік", 2003. – 440 с.
4. Приходько В. М. Комп'ютерна схемотехніка / В. М. Приходько, В. Ф. Третьак, С. В. Осієвський. – Х. : Вид. ХНЕУ, 2008. – 208 с.

Допоміжна

1. Бойко, В. Схемотехніка електронних систем. Мікропроцесори та мікроконтролери. [Текст]: Підручник / В. Бойко, А.М. Гуржій, В.Я. Жуйков. – К.: Вища школа, 2004.
2. Основи схемотехніки електронних схем / Бойко В.І., Жуйко В.Я. та інші. Підручник. –К.: Вища школа, 2004. – 526 с.
3. Соловей І. О. Інженерна графіка: схеми електричні / О. І. Соловей, О. С. Хмеленко. – К.: Кондор, 2005. – 187 с. 22.
4. Чураков, А.Я. Архітектура ЕОМ [Текст]: посібник/ А.Я. Чураков, С.В. Шаров, О.В. Строкань. – Мелітополь: РВЦ МДПУ, 2012. – 195 с.
5. Intel 64 and IA-32 Architectures Software Developer's Manual vol. 1, <http://www.intel.com/>, 2006. – 466 p. 11.3.

15. Інформаційні ресурси

1. Бібліотечно-інформаційні ресурси — книжковий фонд, періодика та фонди на електронних носіях бібліотеки ЛНУП, державних органів науково-технічної інформації, наукових, науково-технічних бібліотек та інших наукових бібліотек України.

2. Електронні інформаційні ресурси мережі інтернет:

Архів комп'ютерної документації [Електронний ресурс]. – Режим доступу : infocity.kiev.ua/.

Архітектура комп'ютерів [Електронний ресурс]. – Режим доступу :

<http://vssit.ucoz.ru/index/0-4>

<https://www.overclockers.ua/>

<https://itc.ua/>